

MM-116 - HOLDING REGISTERS (FW-V1/2016-02-19)

Adresa, Vel.		Příst.		Označení a význam registrů							
Adr.	Poč.	Byte	(R-W)	Název	Popis	Jedn.	Kvant.	Rozsah	Kódov.	Pozn.	Blok
0x00	1	2	R	ADR	adresa na sběrnici (LSB)	↔	1	1-4	1x uchar		Identifikace
0x01	4	8	R	TYPE	typové označení (string)	↔	znak	8 znaků	ASCII		
0x05	1	2	R	HW/NM	verze HW (MSB), modifikace (LSB)	↔	↔	8+8 bitů	2x uchar		
0x06	1	2	R	FW/NY	verze FW (MSB) a rok (LSB)	↔	↔	8+8 bitů	2x uchar		
0x07	1	2	R	FW/MD	datum FW - měsíc, den	↔	↔	8+8 bitů	2x uchar		
0x08	2	4	R	MXC	kompatibilní verze MaxComm	↔	1	32 bitů	ulong		
0x0A	2	4	R	SN	výrobní číslo	↔	1	32 bitů	ulong		
0x0C	2	4	R/W	ID	identifikační číslo	↔	1	32 bitů	ulong		
0x0E	1	2	R	CONFIG	konfigurace (DIP)	↔	↔	16 bitů	bin		
0x0F	1	2	R	BRES	návratový kód bootloaeru	↔	↔	16 bitů	uint		
Σ	16	32									
0x10	1	2	R/W	RTC/YM	reálný čas / rok(MSB), měsíc	↔	↔	8+8 bitů	2x uchar		Čas, status, chyby, paměť
0x11	1	2	R/W	RTC/DH	reálný čas / den(MSB), hodina	↔	↔	8+8 bitů	2x uchar		
0x12	1	2	R/W	RTC/MS	reálný čas / minuta(MSB), sekunda	↔	↔	8+8 bitů	2x uchar		
0x13	2	4	R	TICK	systeme-počet tiků od startu	ms	10 ms	32 bitů	ulong		
0x15	1	2	R	T15	čas 1/4h intervalu měření	s	0,1s	0..9000	uint		
0x16	1	2	R	STATUS	stav a diagnostika	↔	↔	16 bitů	bin		
0x17	1	2	R	ACAP	Max počet záznamů v paměti + 1	↔	1	16 bitů	uint		
0x18	1	2	R/W	ABEG	Index prvního záznamu v paměti	↔	1	16 bitů	uint		
0x19	1	2	R/W	AEND	Index posledního záznamu v paměti	↔	1	16 bitů	uint		
0x1A	1	2	R	INPUTS	binární (0/1) stav všech vstupů	↔	↔	16 bitů	bin		
0x1B	1	2	R	OUTPUTS	binární (0/1) stav všech výstupů	↔	↔	16 bitů	bin		
0x1C	1	2	R	REGSTAT	stav regulace (LSB)	↔	↔	8 bitů	uchar		
0x1D	1	2									
0x1E	1	2									
0x1F	1	2									
Σ	16	32									
0x20	1	2	R	UE/PAR	Počet chyb rámce znaku a parity	↔	1	16 bitů	uint		Statistika komunikace
0x21	1	2	R	UE/OV-CH	Počet nezpracovaných znaků	↔	1	16 bitů	uint		
0x22	1	2	R	UE/OV-B	Počet přetečení vstupního bufferu	↔	1	16 bitů	uint		
0x23	1	2	R	MBE/FR	Počet fragmentů paketu < 5 znaků	↔	1	16 bitů	uint		
0x24	1	2	R	MBE/LEN	Počet paketů s neočekávanou délkou	↔	1	16 bitů	uint		
0x25	1	2	R	MBE/CRC	Počet paketů s neplatným CRC	↔	1	16 bitů	uint		
0x26	1	2	R	MBE/UNK	Počet paketů s neznámým kódem funkce	↔	1	16 bitů	uint		
0x27	1	2	R	MBE/CNT	Počet chybových paketů (FC+0x80)	↔	1	16 bitů	uint		
0x28	1	2	R	MBTXCNT	Počet odeslaných paketů	↔	1	16 bitů	uint		
0x29	1	2	R	LBITS	kontrolní a řídicí bity	↔	↔	8 bitů	bin		
0x2A	1	2	R	FBITS	kontrolní a řídicí bity	↔	↔	16 bitů	bin		
0x2B	1	2									
0x2C	1	2									
0x2D	1	2									
0x2E	1	2									
0x2F	1	2									
Σ	16	32									
0x30	1	2	R	BUF1	počet impulzů v T15, vstup 1	↔	1	16 bitů	uint		Vstupní buffer
0x31	1	2	R	BUF2	počet impulzů v T15, vstup 2	↔	1	16 bitů	uint		
0x32	1	2	R	BUF3	počet impulzů v T15, vstup 3	↔	1	16 bitů	uint		
0x33	1	2	R	BUF4	počet impulzů v T15, vstup 4	↔	1	16 bitů	uint		
0x34	1	2	R	BUF5	počet impulzů v T15, vstup 5	↔	1	16 bitů	uint		
0x35	1	2	R	BUF6	počet impulzů v T15, vstup 6	↔	1	16 bitů	uint		
0x36	1	2	R	BUF7	počet impulzů v T15, vstup 7	↔	1	16 bitů	uint		
0x37	1	2	R	BUF8	počet impulzů v T15, vstup 8	↔	1	16 bitů	uint		
0x38	1	2	R	BUF9	počet impulzů v T15, vstup 9	↔	1	16 bitů	uint		
0x39	1	2	R	BUF10	počet impulzů v T15, vstup 10	↔	1	16 bitů	uint		
0x3A	1	2	R	BUF11	počet impulzů v T15, vstup 11	↔	1	16 bitů	uint		
0x3B	1	2	R	BUF12	počet impulzů v T15, vstup 12	↔	1	16 bitů	uint		
0x3C	1	2	R	BUF13	počet impulzů v T15, vstup 13	↔	1	16 bitů	uint		
0x3D	1	2	R	BUF14	počet impulzů v T15, vstup 14	↔	1	16 bitů	uint		
0x3E	1	2	R	BUF15	počet impulzů v T15, vstup 15	↔	1	16 bitů	uint		
0x3F	1	2	R	BUF16	počet impulzů v T15, vstup 16	↔	1	16 bitů	uint		
Σ	16	32									
0x40	2	4	R	PER1	prům. interval mezi impulzy, vstup 1	ms	↔	32 bitů	float		Mezi impulzy
0x42	2	4	R	PER2	prům. interval mezi impulzy, vstup 2	ms	↔	32 bitů	float		
0x44	2	4	R	PER3	prům. interval mezi impulzy, vstup 3	ms	↔	32 bitů	float		
0x46	2	4	R	PER4	prům. interval mezi impulzy, vstup 4	ms	↔	32 bitů	float		
0x48	2	4	R	PER5	prům. interval mezi impulzy, vstup 5	ms	↔	32 bitů	float		
0x4A	2	4	R	PER6	prům. interval mezi impulzy, vstup 6	ms	↔	32 bitů	float		
0x4C	2	4	R	PER7	prům. interval mezi impulzy, vstup 7	ms	↔	32 bitů	float		
0x4E	2	4	R	PER8	prům. interval mezi impulzy, vstup 8	ms	↔	32 bitů	float		

0x50	2	4	R	PER9	prům. interval mezi impulzy, vstup 9	ms	<>	32 bitů	float		Interval měření
0x52	2	4	R	PER10	prům. interval mezi impulzy, vstup 10	ms	<>	32 bitů	float		
0x54	2	4	R	PER11	prům. interval mezi impulzy, vstup 11	ms	<>	32 bitů	float		
0x56	2	4	R	PER12	prům. interval mezi impulzy, vstup 12	ms	<>	32 bitů	float		
0x58	2	4	R	PER13	prům. interval mezi impulzy, vstup 13	ms	<>	32 bitů	float		
0x5A	2	4	R	PER14	prům. interval mezi impulzy, vstup 14	ms	<>	32 bitů	float		
0x5C	2	4	R	PER15	prům. interval mezi impulzy, vstup 15	ms	<>	32 bitů	float		
0x5E	2	4	R	PER16	prům. interval mezi impulzy, vstup 16	ms	<>	32 bitů	float		
Σ	32	64									
0x80	2	4	R/W	PPU1	Převod impulzů na jednotky, vstup 1	<>	<>	32 bitů	float		Převodní konstanty
0x82	2	4	R/W	PPU2	Převod impulzů na jednotky, vstup 2	<>	<>	32 bitů	float		
0x84	2	4	R/W	PPU3	Převod impulzů na jednotky, vstup 3	<>	<>	32 bitů	float		
0x86	2	4	R/W	PPU4	Převod impulzů na jednotky, vstup 4	<>	<>	32 bitů	float		
0x88	2	4	R/W	PPU5	Převod impulzů na jednotky, vstup 5	<>	<>	32 bitů	float		
0x8A	2	4	R/W	PPU6	Převod impulzů na jednotky, vstup 6	<>	<>	32 bitů	float		
0x8C	2	4	R/W	PPU7	Převod impulzů na jednotky, vstup 7	<>	<>	32 bitů	float		
0x8E	2	4	R/W	PPU8	Převod impulzů na jednotky, vstup 8	<>	<>	32 bitů	float		
0x90	2	4	R/W	PPU9	Převod impulzů na jednotky, vstup 9	<>	<>	32 bitů	float		
0x92	2	4	R/W	PPU10	Převod impulzů na jednotky, vstup 10	<>	<>	32 bitů	float		
0x94	2	4	R/W	PPU11	Převod impulzů na jednotky, vstup 11	<>	<>	32 bitů	float		
0x96	2	4	R/W	PPU12	Převod impulzů na jednotky, vstup 12	<>	<>	32 bitů	float		
0x98	2	4	R/W	PPU13	Převod impulzů na jednotky, vstup 13	<>	<>	32 bitů	float		
0x9A	2	4	R/W	PPU14	Převod impulzů na jednotky, vstup 14	<>	<>	32 bitů	float		
0x9C	2	4	R/W	PPU15	Převod impulzů na jednotky, vstup 15	<>	<>	32 bitů	float		
0x9E	2	4	R/W	PPU16	Převod impulzů na jednotky, vstup 16	<>	<>	32 bitů	float		
Σ	32	64									
0xA0	1	2	R/W	REGMAX	Regulované maximum	<>	1	16 bitů	uint		Parametry regulace
0xA1	1	2	R/W	KR	Krok regulace	s	1	1-300	uint		
0xA2	1	2	R/W	VZP	Vypínací / Zapínací přímka (H / L)	%	1	0-99	2x uchar		
0xA3	1	2	R/W	KZK	Klid na začátku / konci (H / L)	%	1	0-99	2x uchar		
0xA4	1	2	R/W	MZ-PR	Mez zapínání / Začátek predikce (H / L)	%	1	0-99	2x uchar		
0xA5	1	2	R/W	MANUAL	Výstupy ručně: Stav / Maska (H / L)	<>	<>	8+8 bitů	bin		
0xA6	1	2	R/W	HL-INV	Hladina vypínání / Inverz. logika (H / L)	%	1	0-99	2x uchar		
0xA7	1	2	R/W	ON-INT	Zapnuto OD / DO (H / L)	<>	1	0-95	2x uchar		
0xA8	1	2	R/W	OFF-INT	Vypnuto OD / DO (H / L)	<>	1	0-95	2x uchar		
0xA9	1	2	R/W	MN-ONOFF	Minimální doba vypnutí / provozu (H / L)	min	1	0-59	2x uchar		
0xAA	1	2	R/W	MAX-OFF	Maximální doba vypnutí (LSB)	min	1	0-59	1x uchar		
0xAB	1	2	R/W								
0xAC	1	2	R/W								
0xAD	1	2	R/W								
0xAE	1	2	R/W								
0xAF	1	2	R/W								
Σ	16	32									

Pozn. : Registry lze vyčítat pouze po celých blocích nebo více bloků po sobě (ne jednotlivé registry)!